

بسم الله الرحمن الرحيم

دانشگاه صنعتی شاهرود

برنامه پیشنهادی دانشجویان برق ورودی ۱۴۰۲

بسته الکترونیک-ترمهای ۶ تا ۸

نیمسال ششم					
ردیف	نام درس	شماره درس	واحد	پیشنیاز درس	همنیاز درس
۱	آز سیستم دیجیتال (۲)	۱۲-۱۱-۲۲۱	۱	سیستم‌های دیجیتال (۲)، آز سیستم دیجیتال (۱)	--
۲	آز سیستم‌های کنترل خطی	۱۲-۱۱-۰۲۵	۱	سیستم‌های کنترل خطی	--
۳	مدارهای مخابراتی	۱۲-۱۱-۰۷۴	۳	الکترونیک (۲)، اصول سیستم‌های مخابراتی	--
۴	الکترونیک (۳)	۱۲-۱۱-۰۶۶	۳	الکترونیک (۲)	--
۵	طراحی بر اساس ریزپردازنده	۱۲-۱۱-۲۳۳	۳	سیستم‌های دیجیتال (۲)	--
۶	آز الکترونیک (۲)	۱۲-۱۱-۰۶۳	۱	الکترونیک (۲)، آز الکترونیک (۱)	--
۷	تفسیر موضوعی قرآن	۱۴-۱۶-۰۱۵	۲	--	--
۸	اختیاری		۳	--	--
۹	کارآموزی	۱۲-۱۱-۰۲۹	۳	بعد از گذراندن ۹۰ واحد درسی	--
	جمع واحدها		۲۰		

نیمسال هفتم					
ردیف	نام درس	شماره درس	واحد	پیشنیاز درس	همنیاز درس
۱	الکترونیک دیجیتال	۱۲-۱۱-۴۴۶	۳	الکترونیک (۲)، سیستم‌های دیجیتال (۱)	--
۲	آز طراحی براساس ریزپردازنده	۱۲-۱۱-۳۸۰	۱	طراحی بر اساس ریزپردازنده	--
۳	آز الکترونیک (۳)	۱۲-۱۱-۰۶۷	۱	الکترونیک (۳)، آز الکترونیک (۲)	--
۴	طراحی سیستم‌های نهفته مبتنی بر FPGA	۱۲-۱۱-۴۴۷	۴	سیستم‌های دیجیتال (۲)	--
۵	اختیاری		۳	--	--
۶	پروژه کارشناسی	۱۲-۱۱-۰۲۸	۳	گذراندن حداقل ۱۰۰ واحد	--
	جمع واحدها		۱۵		

نیمسال هشتم

ردیف	نام درس	شماره درس	واحد	پیشنیاز درس	همیناز درس
۱	کارگاه برق (اختیاری) *	۱۱-۱۲-۰۰۶	۱	از ترم ششم به بعد	--
۲	فیزیک الکترونیک	۱۲-۱۱-۰۶۵	۳	الکترونیک (۱)	--
۳	الکترونیک صنعتی	۱۲-۱۱-۰۵۳	۳	الکترونیک (۲)	--
۴	اختیاری *		۲	--	--
۵	آز مدارهای مخابراتی	۱۲-۱۱-۰۷۵	۱	مدارهای مخابراتی، آز الکترونیک (۲)	--
۶	دانش خانواده و جمعیت	۱۴-۱۶-۰۲۴	۲		
۷	ورزش (۱)	۱۲-۶۱۵-۲۳ برادران ۱۲-۶۱۷-۲۳ خواهران	۱	--	--
	جمع واحدها		۱۳		

*** توجه: به جای دو درس اختیاری کارگاه برق (۱ واحدی) و اختیاری (۲ واحدی) می‌توان یک درس اختیاری ۳ واحدی اخذ کرد.**

جدول شماره (۱) دروس اختیاری مهندسی برق بسته الکترونیک

ردیف	نام درس	شماره درس	واحد	پیشنیاز درس	همیناز درس
۱	فیزیک مدرن	۱۱-۱۲-۰۶۴	۳	فیزیک (۲)	--
۲	فیلتر و سننر	۱۱-۱۲-۰۶۲	۳	الکترونیک (۲)، سیگنال‌ها و سیستم‌ها	--
۳	پردازش سیگنال‌های دیجیتال (DSP)	۱۱-۱۲-۲۰۰	۳	سیگنال‌ها و سیستم‌ها	--
۴	آز الکترونیک صنعتی	۱۲-۱۱-۰۸۵	۱	الکترونیک صنعتی	--
۵	طراحی سیستم‌های نهفته مبتنی بر هسته	۱۲-۱۱-۴۴۸	۳	طراحی سیستم‌های نهفته مبتنی بر FPGA	--
۶	طراحی در سطح سیستم	۱۲-۱۱-۴۴۹	۳	طراحی سیستم‌های نهفته مبتنی بر FPGA	--
۷	کارگاه برق	۱۲-۱۱-۰۰۶	۱	ترم ششم به بعد	--
۸	آز پردازش بی‌درنگ سیگنال‌های دیجیتال	۱۲-۱۱-۲۲۵	۱	پردازش سیگنال‌های دیجیتال (DSP)	--
۹	برنامه‌سازی پیشرفته	۱۲-۱۱-۲۳۱	۳	--	--
۱۰	مبانی کارآفرینی	۱۲-۱۱-۳۷۲	۲	--	--
۱۱	اندازه‌گیری الکتریکی	۱۲-۱۱-۰۱۲	۳	مدارهای الکتریکی (۱)	--
۱۲	دروس سایر بسته‌ها و یا رشته‌ها		۳	با نظر مدیر گروه	--
	جمع واحدها		۹	اخذ ۹ واحد از دروس این جدول	

توجه: هر درسی که با رنگ پس‌زمینه زرد مشخص شده است، مربوط به قانون «تبدیل پیش‌نیاز به هم‌نیاز در صورت ردی» در آن درس است. برای مثال، درس ریاضی ۱ در ترم دوم به عنوان پیش‌نیاز درس ریاضی ۲ و با رنگ زرد مشخص شده است؛ بنابراین اگر دانشجو در یک ترم، در درس ریاضی ۱ نمره ردی گرفته باشد، در ترم بعد می‌تواند درس ریاضی ۱ و ریاضی ۲ را با هم اخذ کند.