



شکل (۳-۱)، تحقق تابع انتقال

$$\frac{V_{out}}{V_{in}} = -\frac{Z_2(s)}{Z_1(s)} \quad (1)$$

تذکر: در این آزمایش از تراشه TL074 که تعداد ۴ عدد تقویت کننده عملیاتی با مقاومت ورودی بسیار بالا را در خود جا داده است استفاده می شود. مشخصات این تقویت کننده در شکل (۶-۱) نشان داده شده است.

♦ با استفاده از مطالب بالا مداری را بیندید که توسط آن بهره های DC با مقادیر ۱/۰ الی ۱۰ را بتوان

$$Z_1 = R_1 \xrightarrow{R_1} R_2 \quad -G(s) = \frac{R_2}{R_1} \frac{1}{1 + R_2 CS}$$

$$Z_2 = \frac{R_2}{1 + R_2 CS} \quad \text{ایجاد نمود.}$$

$$G(s) = \frac{1}{R_1 R_2 C S + 1} \quad \text{با انتخاب مناسب } Z_1(s) \text{ و } Z_2(s) \text{ را محقق نمایید.}$$

$$R_1 = R_2 \leftarrow R_1 = 33k \quad C = 100 \text{ nF}$$

♦ پاسخ زمانی مدار نسبت به ورودی پله را مشاهده نموده و با استفاده از مشخصات پاسخ زمانی صحت

طراحی را تحلیل نمایید. (از مشخصات شکل (۴-۱) کمک بگیرید.)

♦ با استفاده از پاسخ پله یک سیستم چگونه می توان تابع تبدیل آن سیستم را بدست آورد؟ (توضیح

$$Z_1 = R_1 \xrightarrow{R_1} R_2 \quad -G(s) = \frac{R_2 CS + 1}{R_1} \xrightarrow{\text{کامل}} \frac{R_2 CS + 1}{R_1 R_2 CS} = \frac{1}{R_1} + \frac{1}{R_1 R_2 C} \frac{1}{s}$$

$$Z_1 = R_1 + \frac{1}{CS} \quad -G(s) = k_p + k_I/s$$

$$Z_2 = R_2 \quad -G(s) = \frac{R_2}{R_1 CS + 1} \quad \text{کسر لر} \quad \text{اگر بازتر برای محصول کسر لر} \quad \text{کسر لر} \quad \text{کسر لر} \quad \text{کسر لر} \quad \text{کسر لر}$$

$$-G(s) = \frac{R_2}{R_1 CS + 1} = \frac{R_2 CS}{R_1 CS + 1} \quad \text{if } R_1 = 0 \Rightarrow -G(s) = R_2 CS = K_D S$$