

# علیرضا تجری

عضو هیئت علمی دانشگاه صنعتی شاهرود

دانشکده مهندسی کامپیوتر

ایمیل: tajary@gmail.com

ایمیل: tajary@shahroodut.ac.ir

## تحصیلات

کارشناسی	مهندسی کامپیوتر با گرایش مهندسی نرم افزار دانشگاه صنعتی امیرکبیر، سال ۱۳۸۷
کارشناسی ارشد	مهندسی کامپیوتر با گرایش معماری کامپیوتر دانشگاه صنعتی امیرکبیر، سال ۱۳۸۹
دکتری	مهندسی کامپیوتر با گرایش معماری سیستم‌های کامپیوتری دانشگاه صنعتی امیرکبیر، سال ۱۳۹۶

## زمینه‌های تدریس

کارشناسی	مدارهای منطقی معماری کامپیوتر ریزپردازنده و زبان اسمبلی سیستم‌های عامل اصول طراحی کامپایلر طراحی کامپیوتری سیستم‌های دیجیتال ساختمان داده‌ها طراحی الگوریتم مهندسی اینترنت مبانی بازیابی اطلاعات و جستجوی وب پیاده‌سازی سیستم‌های پایگاه داده
تحصیلات تکمیلی	طراحی نرم افزارهای مطمئن معماری کامپیوتر پیشرفته پردازش موازی سیستم‌های توزیع شده سیستم‌های عامل پیشرفته طراحی سیستم‌های مطمئن الگوریتم‌های طراحی مدارهای پرتراکم معماری سازمانی الگوها در مهندسی نرم افزار

Alireza Tajary, Behnam Ghavami:

A Metallic CNT Tolerant Design Methodology for Carbon Nanotube-Based Programmable Gate Arrays. *Journal of Circuits, Systems, and Computers* 25(2): 1650016:1-1650016:13 (2016)

Alireza Tajary, Hamid R. Zarandi:

Using instruction result locality and re-execution to mitigate silent data corruptions. *Microelectron. Reliab.* 62: 178-190 (2016)

Alireza Tajary, Hamid R. Zarandi:

An Efficient Soft Error Detection in Multicore Processors Running Server Applications. *PDP* 2016: 792-795 (2011)

Mostafa Kishani, Hamid R. Zarandi, Hossein Pedram, Alireza Tajary, Mohsen Raji, Behnam Ghavami:

HVD: horizontal-vertical-diagonal error detecting and correcting code to protect against with soft errors. *Design Autom. for Emb. Sys.* 15(3-4): 289-310 (2011)

Hananeh Aliee, Hamid R. Zarandi, Alireza Tajary:

CPU-aware, process-level redundancy to tolerate faults in multi-core. *HPCS* 2011: 343-349 (2010)

Behnam Ghavami, Alireza Tajary, Mohsen Raji, Hossein Pedram:

Defect and Variation Issues on Design Mapping of Reconfigurable Nanoscale Crossbars. *ISVLSI* 2010: 173-178

Mohsen Raji, Alireza Tajary, Behnam Ghavami, Hossein Pedram, Hamid R. Zarandi:

Statistical Leakage Power Optimization of Asynchronous Circuits Considering Process Variations. *PATMOS* 2010: 126-136